



# INSTITUT SAINS DAN TEKNOLOGI NASIONAL

Jl. Moch. Kahfi II No.RT.13, RT.13/RW.9, Srengseng Sawah, Kec. Jagakarsa, Kota Jakarta Selatan, DKI Jakarta  
Website : [www.istn.ac.id](http://www.istn.ac.id) / e-Mail : [admin@istn.ac.id](mailto:admin@istn.ac.id) / Telepon : (021) 7270090

## JURNAL PERKULIAHAN TEKNIK INFORMATIKA 2024 GENAP

MATA KULIAH : Rekayasa Perangkat Lunak  
NAMA DOSEN : RIADI MARTA DINATA, S.TI., M.Kom.  
KREDIT/SKS : 2 SKS  
KELAS : A

| TATAP MUKA KE | HARI/TANGGAL         | MULAI | SELESAI | RUANG    | STATUS  | RENCANA MATERI                                                                                                                                                                                                                                                                                                                                                                                                                              | REALISASI MATERI                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                            | KEHADIRAN MHS | PENGAJAR                          | TANDA TANGAN |
|---------------|----------------------|-------|---------|----------|---------|---------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|---------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|---------------|-----------------------------------|--------------|
| 1             | Senin, 17 Maret 2025 | 08:30 | 10:10   | Lab Komp | Selesai | Pendahuluan Rekayasa Perangkat Lunak Definisi dan sejarah RPL Perbedaan antara RPL dan pemrograman biasa Tujuan dan pentingnya RPL dalam pengembangan sistem Software Development Life Cycle (SDLC)                                                                                                                                                                                                                                         | Pendahuluan Rekayasa Perangkat Lunak Definisi dan sejarah RPL Perbedaan antara RPL dan pemrograman biasa Tujuan dan pentingnya RPL dalam pengembangan sistem <a href="https://drive.google.com/drive/folders/1uQ0QqDI35P8qG_SBrEScPBtdN4Iz9BF">https://drive.google.com/drive/folders/1uQ0QqDI35P8qG_SBrEScPBtdN4Iz9BF</a>                                                                                                                                                                                                                                                                  | (3 / 6)       | RIADI MARTA DINATA, S.TI., M.Kom. |              |
| 2             | Senin, 24 Maret 2025 | 08:30 | 10:10   | Lab Komp | Selesai | Analisis Kebutuhan Perangkat Lunak Teknik pengumpulan kebutuhan (interview, observasi, dokumentasi) Analisis kebutuhan fungsional dan non-fungsional Use Case dan User Story Spesifikasi kebutuhan (SRS - Software Requirement Specification) Perancangan Sistem (System Design) Desain arsitektur perangkat lunak Desain modular & Interface UML Diagrams (Use Case, Class, Sequence, Activity, State) Desain basis data dan struktur data | Analisis Kebutuhan Perangkat Lunak Teknik pengumpulan kebutuhan (interview, observasi, dokumentasi) Analisis kebutuhan fungsional dan non-fungsional Use Case dan User Story Spesifikasi kebutuhan (SRS - Software Requirement Specification) Perancangan Sistem (System Design) Desain arsitektur perangkat lunak Desain modular & interface UML Diagrams (Use Case, Class, Sequence, Activity, State) Desain basis data dan struktur data <a href="https://youtu.be/I2BApAu4h0U">https://youtu.be/I2BApAu4h0U</a> <a href="https://youtu.be/WzaXrVGKu8Y">https://youtu.be/WzaXrVGKu8Y</a> | (4 / 6)       | RIADI MARTA DINATA, S.TI., M.Kom. |              |
| 3             | Senin, 14 April 2025 | 08:30 | 10:10   | Lab Komp | Selesai | Implementasi dan Pemrograman Translasi desain ke kode UI/UX Best practice dalam pemrograman Pemrograman Native                                                                                                                                                                                                                                                                                                                              | Implementasi dan Pemrograman Translasi desain ke kode Best practice dalam pemrograman Pemrograman Native <a href="https://youtu.be/yvFEYhrXhGM">https://youtu.be/yvFEYhrXhGM</a> <a href="https://youtu.be/D90jDmY8pWw">https://youtu.be/D90jDmY8pWw</a>                                                                                                                                                                                                                                                                                                                                    | (4 / 6)       | RIADI MARTA DINATA, S.TI., M.Kom. |              |
| 4             | Senin, 21 April 2025 | 08:30 | 10:10   | Lab Komp | Selesai | Best practice dalam pemrograman Pemrograman Native dan Implementasi                                                                                                                                                                                                                                                                                                                                                                         | Best practice dalam pemrograman Pemrograman Native dan Implementasi <a href="https://youtu.be/yvFEYhrXhGM">https://youtu.be/yvFEYhrXhGM</a> <a href="https://youtu.be/D90jDmY8pWw">https://youtu.be/D90jDmY8pWw</a> <a href="https://youtu.be/8GhzjorQTho">https://youtu.be/8GhzjorQTho</a> <a href="https://youtu.be/0xUiXj98XYw">https://youtu.be/0xUiXj98XYw</a>                                                                                                                                                                                                                         | (3 / 6)       | RIADI MARTA DINATA, S.TI., M.Kom. |              |
| 5             | Senin, 28 April 2025 | 08:30 | 10:10   | Lab Komp | Selesai | Implementasi dan Pemrograman Translasi desain ke kode Best practice dalam pemrograman Pemrograman berorientasi objek (OOP)                                                                                                                                                                                                                                                                                                                  | Implementasi dan Pemrograman Translasi desain ke kode Best practice dalam pemrograman Pemrograman berorientasi objek (OOP) Best practice dalam pemrograman in Pemrograman berorientasi objek (OOP) Vid1: <a href="https://youtu.be/fjtb6amf3bs">https://youtu.be/fjtb6amf3bs</a> Vid2: <a href="https://youtu.be/T6xph01Cc9s">https://youtu.be/T6xph01Cc9s</a>                                                                                                                                                                                                                              | (6 / 6)       | RIADI MARTA DINATA, S.TI., M.Kom. |              |
| 6             | Senin, 5 Mei 2025    | 08:30 | 10:10   | Lab Komp | Selesai | Pengujian Perangkat Lunak (Software Testing) Jenis pengujian: unit test, integration test, system test, acceptance test White-box vs black-box testing Testing automation Debugging & tracking bug                                                                                                                                                                                                                                          | Pengujian Perangkat Lunak (Software Testing) Jenis pengujian: unit test, integration test, system test, acceptance test White-box vs black-box testing Testing automation Debugging & tracking bug Link Aplikasi Jadi <a href="https://drive.google.com/drive/folders/1MakR8mOLxnTAdx48GwQd7t5p_Bfj3bU-?usp=sharing">https://drive.google.com/drive/folders/1MakR8mOLxnTAdx48GwQd7t5p_Bfj3bU-?usp=sharing</a>                                                                                                                                                                               | (6 / 6)       | RIADI MARTA DINATA, S.TI., M.Kom. |              |
| 7             | Rabu, 14 Mei 2025    | 17:00 | 20:30   | 0000     | Selesai | Pengujian Sistem: Whitebox testing adalah metode pengujian perangkat lunak di mana penguji mengetahui secara lengkap struktur internal, arsitektur, dan kode sumber sistem yang diuji. Blackbox testing adalah metode pengujian di mana penguji tidak mengetahui struktur internal atau kode program, dan hanya menguji fungsi aplikasi berdasarkan spesifikasi atau persyaratan.                                                           | Pengujian Sistem: Whitebox testing adalah metode pengujian perangkat lunak di mana penguji mengetahui secara lengkap struktur internal, arsitektur, dan kode sumber sistem yang diuji. Blackbox testing adalah metode pengujian di mana penguji tidak mengetahui struktur internal atau kode program, dan hanya menguji fungsi aplikasi berdasarkan spesifikasi atau persyaratan. <a href="https://drive.google.com/drive/folders/1u4AqWfHXwhfVUF0H2LWvP5ySdEBgkFoB?usp=sharing">https://drive.google.com/drive/folders/1u4AqWfHXwhfVUF0H2LWvP5ySdEBgkFoB?usp=sharing</a>                   | (6 / 6)       | RIADI MARTA DINATA, S.TI., M.Kom. |              |
| 8             | Senin, 19 Mei 2025   | 08:30 | 10:10   | Lab Komp | Selesai | UTS                                                                                                                                                                                                                                                                                                                                                                                                                                         | UTS                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                         | (5 / 6)       | RIADI MARTA DINATA, S.TI., M.Kom. |              |



# INSTITUT SAINS DAN TEKNOLOGI NASIONAL

Jl. Moch. Kahfi II No.RT.13, RT.13/RW.9, Srengseng Sawah, Kec. Jagakarsa, Kota Jakarta Selatan, DKI Jakarta  
Website : [www.istn.ac.id](http://www.istn.ac.id) / e-Mail : [admin@istn.ac.id](mailto:admin@istn.ac.id) / Telepon : (021) 7270090

## JURNAL PERKULIAHAN TEKNIK INFORMATIKA 2024 GENAP

MATA KULIAH : Rekayasa Perangkat Lunak  
NAMA DOSEN : RIADI MARTA DINATA, S.Ti., M.Kom.  
KREDIT/SKS : 2 SKS  
KELAS : A

| TATAP MUKA KE | HARI/TANGGAL        | MULAI | SELESAI | RUANG    | STATUS  | RENCANA MATERI                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                   | REALISASI MATERI                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                 | KEHADIRAN MHS | PENGAJAR                          | TANDA TANGAN |
|---------------|---------------------|-------|---------|----------|---------|----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|---------------|-----------------------------------|--------------|
| 9             | Senin, 26 Mei 2025  | 08:30 | 10:10   | Lab Komp | Selesai | Analisis dan Spesifikasi Kebutuhan<br>Tahap analisis kebutuhan merupakan titik awal yang mendefinisikan "APA" sebuah perangkat lunak harus lakukan, menjadikannya fondasi paling krusial dalam disiplin RPL. Keterkaitannya dengan RPL adalah sebagai proses rekayasa masalah, di mana kebutuhan abstrak dari pengguna diterjemahkan menjadi spesifikasi teknis yang terukur dan tidak ambigu. Tanpa tahap ini, seluruh proses rekayasa selanjutnya akan kehilangan arah, membuktikan bahwa keberhasilan sebuah produk perangkat lunak tidak hanya bergantung pada kode yang baik, tetapi pada pemahaman yang benar terhadap masalah yang ingin diselesaikan.<br><a href="https://docs.google.com/document/d/1KKGBgAAdzMMwEp9dd15B6Vhm5Bw3vk9dQWVSCu6TiHk/edit?usp=sharing">https://docs.google.com/document/d/1KKGBgAAdzMMwEp9dd15B6Vhm5Bw3vk9dQWVSCu6TiHk/edit?usp=sharing</a> | Analisis dan Spesifikasi Kebutuhan<br>Tahap analisis kebutuhan merupakan titik awal yang mendefinisikan "APA" sebuah perangkat lunak harus lakukan, menjadikannya fondasi paling krusial dalam disiplin RPL. Keterkaitannya dengan RPL adalah sebagai proses rekayasa masalah, di mana kebutuhan abstrak dari pengguna diterjemahkan menjadi spesifikasi teknis yang terukur dan tidak ambigu. Tanpa tahap ini, seluruh proses rekayasa selanjutnya akan kehilangan arah, membuktikan bahwa keberhasilan sebuah produk perangkat lunak tidak hanya bergantung pada kode yang baik, tetapi pada pemahaman yang benar terhadap masalah yang ingin diselesaikan.<br><a href="https://docs.google.com/document/d/1KKGBgAAdzMMwEp9dd15B6Vhm5Bw3vk9dQWVSCu6TiHk/edit?usp=sharing">https://docs.google.com/document/d/1KKGBgAAdzMMwEp9dd15B6Vhm5Bw3vk9dQWVSCu6TiHk/edit?usp=sharing</a> | (5 / 6)       | RIADI MARTA DINATA, S.Ti., M.Kom. |              |
| 10            | Senin, 2 Juni 2025  | 08:30 | 10:10   | Lab Komp | Selesai | Desain dan Perancangan Perangkat Lunak<br>Tahap desain adalah "cetak biru" yang menjawab "BAGAIMANA" kebutuhan akan diwujudkan secara teknis. Dalam konteks RPL, tahap ini adalah inti dari aktivitas rekayasa, di mana prinsip-prinsip seperti modularitas, abstraksi, dan skalabilitas diterapkan untuk menciptakan arsitektur yang kokoh dan mudah dipelihara. Desain yang baik memastikan bahwa perangkat lunak tidak hanya berfungsi sesuai spesifikasi saat ini, tetapi juga dapat beradaptasi dan berkembang di masa depan, yang merupakan ciri utama dari produk rekayasa berkualitas tinggi.<br><a href="https://docs.google.com/document/d/1eM74_WyY3e4uz34LH0MPrBkZ9RsUlqAXfusUlej9uyY/edit?usp=sharing">https://docs.google.com/document/d/1eM74_WyY3e4uz34LH0MPrBkZ9RsUlqAXfusUlej9uyY/edit?usp=sharing</a>                                                         | Desain dan Perancangan Perangkat Lunak<br>Tahap desain adalah "cetak biru" yang menjawab "BAGAIMANA" kebutuhan akan diwujudkan secara teknis. Dalam konteks RPL, tahap ini adalah inti dari aktivitas rekayasa, di mana prinsip-prinsip seperti modularitas, abstraksi, dan skalabilitas diterapkan untuk menciptakan arsitektur yang kokoh dan mudah dipelihara. Desain yang baik memastikan bahwa perangkat lunak tidak hanya berfungsi sesuai spesifikasi saat ini, tetapi juga dapat beradaptasi dan berkembang di masa depan, yang merupakan ciri utama dari produk rekayasa berkualitas tinggi.<br><a href="https://docs.google.com/document/d/1eM74_WyY3e4uz34LH0MPrBkZ9RsUlqAXfusUlej9uyY/edit?usp=sharing">https://docs.google.com/document/d/1eM74_WyY3e4uz34LH0MPrBkZ9RsUlqAXfusUlej9uyY/edit?usp=sharing</a>                                                         | (5 / 6)       | RIADI MARTA DINATA, S.Ti., M.Kom. |              |
| 11            | Senin, 9 Juni 2025  | 08:30 | 10:10   | Lab Komp | Selesai | Implementasi dan Pengujian<br>Tahap implementasi dan pengujian adalah fase realisasi dan validasi dalam siklus hidup RPL. Implementasi adalah proses konstruksi yang disiplin berdasarkan cetak biru desain, sementara pengujian adalah proses sistematis untuk memastikan kualitas dan kesesuaian produk dengan spesifikasi. Keterkaitan eratnya dengan RPL terletak pada penekanan bahwa "berfungsi" saja tidak cukup; perangkat lunak harus terbukti andal, bebas dari cacat kritis, dan benar-benar memenuhi kebutuhan yang telah didefinisikan. Pengujian adalah bukti nyata dari pertanggungjawaban seorang perekayasa perangkat lunak.<br><a href="https://docs.google.com/document/d/1zav51rq0iuBVNIaQrFmAj4TNCVpcFTkmdArDWRYPj4/edit?usp=sharing">https://docs.google.com/document/d/1zav51rq0iuBVNIaQrFmAj4TNCVpcFTkmdArDWRYPj4/edit?usp=sharing</a>                   | Implementasi dan Pengujian<br>Tahap implementasi dan pengujian adalah fase realisasi dan validasi dalam siklus hidup RPL. Implementasi adalah proses konstruksi yang disiplin berdasarkan cetak biru desain, sementara pengujian adalah proses sistematis untuk memastikan kualitas dan kesesuaian produk dengan spesifikasi. Keterkaitan eratnya dengan RPL terletak pada penekanan bahwa "berfungsi" saja tidak cukup; perangkat lunak harus terbukti andal, bebas dari cacat kritis, dan benar-benar memenuhi kebutuhan yang telah didefinisikan. Pengujian adalah bukti nyata dari pertanggungjawaban seorang perekayasa perangkat lunak.<br><a href="https://docs.google.com/document/d/1zav51rq0iuBVNIaQrFmAj4TNCVpcFTkmdArDWRYPj4/edit?usp=sharing">https://docs.google.com/document/d/1zav51rq0iuBVNIaQrFmAj4TNCVpcFTkmdArDWRYPj4/edit?usp=sharing</a>                   | (5 / 6)       | RIADI MARTA DINATA, S.Ti., M.Kom. |              |
| 12            | Senin, 16 Juni 2025 | 08:30 | 10:10   | Lab Komp | Selesai | Manajemen Proyek Perangkat Lunak<br>Manajemen proyek adalah kerangka kerja yang mengikat semua tahapan teknis RPL dalam batasan dunia nyata, yaitu waktu, biaya, dan sumber daya. Keterkaitannya dengan RPL adalah mengangkat disiplin ini dari sekadar aktivitas teknis menjadi sebuah praktik profesional yang terkelola. Dengan manajemen proyek, proses rekayasa yang kompleks dapat direncanakan, dieksekusi, dan dikontrol secara sistematis, memastikan bahwa solusi teknis yang brilian dapat diselesaikan dan diserahkan secara sukses sebagai sebuah produk yang bernilai.<br><a href="https://docs.google.com/document/d/1bSpUQEdz13k9F4_o-wt2kkPL-jk8edFkFgg7FTXObw/edit?usp=sharing">https://docs.google.com/document/d/1bSpUQEdz13k9F4_o-wt2kkPL-jk8edFkFgg7FTXObw/edit?usp=sharing</a>                                                                            | Manajemen Proyek Perangkat Lunak<br>Manajemen proyek adalah kerangka kerja yang mengikat semua tahapan teknis RPL dalam batasan dunia nyata, yaitu waktu, biaya, dan sumber daya. Keterkaitannya dengan RPL adalah mengangkat disiplin ini dari sekadar aktivitas teknis menjadi sebuah praktik profesional yang terkelola. Dengan manajemen proyek, proses rekayasa yang kompleks dapat direncanakan, dieksekusi, dan dikontrol secara sistematis, memastikan bahwa solusi teknis yang brilian dapat diselesaikan dan diserahkan secara sukses sebagai sebuah produk yang bernilai.<br><a href="https://docs.google.com/document/d/1bSpUQEdz13k9F4_o-wt2kkPL-jk8edFkFgg7FTXObw/edit?usp=sharing">https://docs.google.com/document/d/1bSpUQEdz13k9F4_o-wt2kkPL-jk8edFkFgg7FTXObw/edit?usp=sharing</a>                                                                            | (4 / 6)       | RIADI MARTA DINATA, S.Ti., M.Kom. |              |
| 13            | Senin, 23 Juni 2025 | 08:30 | 10:10   | Lab Komp | Selesai | Ilmu Rekayasa Perangkat Lunak (RPL) menyediakan metodologi untuk perencanaan proyek, meliputi identifikasi tugas, estimasi durasi, dan penentuan dependensi. Rencana ini kemudian diimplementasikan menggunakan perangkat lunak Primavera. Primavera secara otomatis menyusun jadwal waktu (time schedule) yang rinci, menghitung jalur kritis, dan memfasilitasi pelacakan progres terhadap rencana awal. Dengan demikian, RPL berfungsi sebagai kerangka konseptual, sementara Primavera adalah alat praktis untuk eksekusi dan kontrol jadwal proyek secara efisien.<br><a href="https://docs.google.com/document/d/16Lb_FsRDqusRUXilu8iqSvoAF6oPgRIHiZ02v3kMojM/edit?usp=sharing">https://docs.google.com/document/d/16Lb_FsRDqusRUXilu8iqSvoAF6oPgRIHiZ02v3kMojM/edit?usp=sharing</a>                                                                                       | Ilmu Rekayasa Perangkat Lunak (RPL) menyediakan metodologi untuk perencanaan proyek, meliputi identifikasi tugas, estimasi durasi, dan penentuan dependensi. Rencana ini kemudian diimplementasikan menggunakan perangkat lunak Primavera. Primavera secara otomatis menyusun jadwal waktu (time schedule) yang rinci, menghitung jalur kritis, dan memfasilitasi pelacakan progres terhadap rencana awal. Dengan demikian, RPL berfungsi sebagai kerangka konseptual, sementara Primavera adalah alat praktis untuk eksekusi dan kontrol jadwal proyek secara efisien.<br><a href="https://docs.google.com/document/d/16Lb_FsRDqusRUXilu8iqSvoAF6oPgRIHiZ02v3kMojM/edit?usp=sharing">https://docs.google.com/document/d/16Lb_FsRDqusRUXilu8iqSvoAF6oPgRIHiZ02v3kMojM/edit?usp=sharing</a>                                                                                       | (4 / 6)       | RIADI MARTA DINATA, S.Ti., M.Kom. |              |
| 14            | Senin, 30 Juni 2025 | 08:30 | 10:10   | Lab Komp | Selesai | Praktikum ini berfokus pada aplikasi langsung konsep RPL menggunakan Primavera. Mahasiswa akan mempraktikkan dekomposisi tugas (WBS), estimasi durasi, dan penentuan dependensi, lalu memasukkannya ke dalam perangkat lunak. Tujuannya adalah untuk secara nyata menghasilkan jadwal waktu (time schedule) yang terstruktur, menganalisis jalur kritis guna menentukan prioritas pekerjaan, dan memonitor progres proyek. Penggunaan Primavera ini secara langsung memenuhi capaian pembelajaran RPL dalam hal manajemen dan kontrol proyek perangkat lunak.<br><a href="https://docs.google.com/document/d/16Lb_FsRDqusRUXilu8iqSvoAF6oPgRIHiZ02v3kMojM/edit?usp=sharing">https://docs.google.com/document/d/16Lb_FsRDqusRUXilu8iqSvoAF6oPgRIHiZ02v3kMojM/edit?usp=sharing</a>                                                                                                 | Praktikum ini berfokus pada aplikasi langsung konsep RPL menggunakan Primavera. Mahasiswa akan mempraktikkan dekomposisi tugas (WBS), estimasi durasi, dan penentuan dependensi, lalu memasukkannya ke dalam perangkat lunak. Tujuannya adalah untuk secara nyata menghasilkan jadwal waktu (time schedule) yang terstruktur, menganalisis jalur kritis guna menentukan prioritas pekerjaan, dan memonitor progres proyek. Penggunaan Primavera ini secara langsung memenuhi capaian pembelajaran RPL dalam hal manajemen dan kontrol proyek perangkat lunak.<br><a href="https://docs.google.com/document/d/16Lb_FsRDqusRUXilu8iqSvoAF6oPgRIHiZ02v3kMojM/edit?usp=sharing">https://docs.google.com/document/d/16Lb_FsRDqusRUXilu8iqSvoAF6oPgRIHiZ02v3kMojM/edit?usp=sharing</a>                                                                                                 | (4 / 6)       | RIADI MARTA DINATA, S.Ti., M.Kom. |              |
| 15            | Senin, 7 Juli 2025  | 08:30 | 10:10   | Lab Komp | Selesai | Dalam mata kuliah Rekayasa Perangkat Lunak (RPL), Microsoft Project dan Primavera digunakan untuk membantu perencanaan dan pengelolaan proyek. <b>Microsoft Project</b> cocok untuk proyek kecil-menengah dengan fitur seperti jadwal dan diagram Gantt, sedangkan <b>Primavera</b> lebih kompleks dan digunakan untuk proyek besar dengan manajemen risiko dan kendali multi-proyek. Keduanya                                                                                                                                                                                                                                                                                                                                                                                                                                                                                   | Dalam mata kuliah Rekayasa Perangkat Lunak (RPL), Microsoft Project dan Primavera digunakan untuk membantu perencanaan dan pengelolaan proyek. <b>Microsoft Project</b> cocok untuk proyek kecil-menengah dengan fitur seperti jadwal dan diagram Gantt, sedangkan <b>Primavera</b> lebih kompleks dan digunakan untuk proyek besar dengan manajemen risiko dan kendali multi-proyek. Keduanya                                                                                                                                                                                                                                                                                                                                                                                                                                                                                   | (6 / 6)       | RIADI MARTA DINATA, S.Ti.,        |              |

|    |                     |       |       |          |         |                                                                                                                                                                                                                                                                                                             |                                                                                                                                                                                                                                                                                                             |         |                                   |                                                                                     |
|----|---------------------|-------|-------|----------|---------|-------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|-------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|---------|-----------------------------------|-------------------------------------------------------------------------------------|
|    |                     |       |       |          |         | membantu mahasiswa memahami pentingnya perencanaan dan pengawasan dalam pengembangan perangkat lunak.<br>Sumber:<br><a href="https://drive.google.com/drive/folders/1gOmlt7XNi85zglRplDr58lwX1tfx4IGA?usp=sharing">https://drive.google.com/drive/folders/1gOmlt7XNi85zglRplDr58lwX1tfx4IGA?usp=sharing</a> | membantu mahasiswa memahami pentingnya perencanaan dan pengawasan dalam pengembangan perangkat lunak.<br>Sumber:<br><a href="https://drive.google.com/drive/folders/1gOmlt7XNi85zglRplDr58lwX1tfx4IGA?usp=sharing">https://drive.google.com/drive/folders/1gOmlt7XNi85zglRplDr58lwX1tfx4IGA?usp=sharing</a> |         | M.Kom.                            |                                                                                     |
| 16 | Senin, 21 Juli 2025 | 08:30 | 10:10 | Lab Komp | Selesai | UAS                                                                                                                                                                                                                                                                                                         | UAS                                                                                                                                                                                                                                                                                                         | (6 / 6) | RIADI MARTA DINATA, S.Tl., M.Kom. |  |

Jakarta, 30 Oktober 2025  
Ketua Prodi Teknik Informatika

  
ASHARI ABIDIN, S.Tl., M.T.  
NIP 202502-001



# INSTITUT SAINS DAN TEKNOLOGI NASIONAL

Jl. Moch. Kahfi II No.RT.13, RT.13/RW.9, Srengseng Sawah, Kec. Jagakarsa, Kota Jakarta Selatan, DKI Jakarta

Website : [www.istn.ac.id](http://www.istn.ac.id) / e-Mail : [admin@istn.ac.id](mailto:admin@istn.ac.id) / Telepon : (021) 7270090

## ISI PRESENSI MAHASISWA TEKNIK INFORMATIKA 2024 GENAP

Mata kuliah : IF1420 - Rekayasa Perangkat Lunak

Nama Kelas : A

| No                | NIM      | NAMA                        | TATAP MUKA                                                                          |                   |                   |                   |                   |                  |                   |                   |                   |                  |                  |                   |                   |                   |                  |                   |
|-------------------|----------|-----------------------------|-------------------------------------------------------------------------------------|-------------------|-------------------|-------------------|-------------------|------------------|-------------------|-------------------|-------------------|------------------|------------------|-------------------|-------------------|-------------------|------------------|-------------------|
|                   |          |                             | 17<br>Mar<br>2025                                                                   | 24<br>Mar<br>2025 | 14<br>Apr<br>2025 | 21<br>Apr<br>2025 | 28<br>Apr<br>2025 | 5<br>Mei<br>2025 | 14<br>Mei<br>2025 | 19<br>Mei<br>2025 | 26<br>Mei<br>2025 | 2<br>Jun<br>2025 | 9<br>Jun<br>2025 | 16<br>Jun<br>2025 | 23<br>Jun<br>2025 | 30<br>Jun<br>2025 | 7<br>Jul<br>2025 | 21<br>Jul<br>2025 |
| Peserta Reguler   |          |                             |                                                                                     |                   |                   |                   |                   |                  |                   |                   |                   |                  |                  |                   |                   |                   |                  |                   |
| 1                 | 21360011 | Syahru Rahmana Putra        | A                                                                                   | I                 | H                 | H                 | H                 | H                | H                 | A                 | H                 | H                | H                | H                 | A                 | A                 | H                | H                 |
| 2                 | 23360001 | ARVIN FAWWAZ NASUTION       | H                                                                                   | H                 | H                 | I                 | H                 | H                | H                 | H                 | A                 | H                | H                | H                 | H                 | H                 | H                | H                 |
| 3                 | 23360002 | IBRAHIM DIMAS RIYADI        | A                                                                                   | I                 | H                 | H                 | H                 | H                | H                 | H                 | H                 | A                | H                | H                 | A                 | A                 | H                | H                 |
| 4                 | 23360003 | R. BILLY RAHMADANI BUDIANTO | H                                                                                   | H                 | H                 | I                 | H                 | H                | H                 | H                 | H                 | H                | A                | A                 | H                 | H                 | H                | H                 |
| 5                 | 23360005 | RIZAL NUR AFIFUDDIN SHIDIQ  | H                                                                                   | H                 | I                 | I                 | H                 | H                | H                 | H                 | H                 | H                | H                | H                 | H                 | H                 | H                | H                 |
| 6                 | 23360006 | DIDIK HARIYANTO             | I                                                                                   | H                 | I                 | H                 | H                 | H                | H                 | H                 | H                 | H                | H                | A                 | H                 | H                 | H                | H                 |
| Paraf Ketua Kelas |          |                             |                                                                                     |                   |                   |                   |                   |                  |                   |                   |                   |                  |                  |                   |                   |                   |                  |                   |
| Paraf Dosen       |          |                             |  |                   |                   |                   |                   |                  |                   |                   |                   |                  |                  |                   |                   |                   |                  |                   |



**INSTITUT SAINS DAN TEKNOLOGI NASIONAL**

Jl. Moch. Kahfi II No.RT.13, RT.13/RW.9, Srengseng Sawah, Kec. Jagakarsa, Kota Jakarta Selatan, DKI Jakarta  
Website : [www.istn.ac.id](http://www.istn.ac.id) / e-Mail : [admin@istn.ac.id](mailto:admin@istn.ac.id) / Telepon : (021) 7270090

**LAPORAN NILAI PERKULIAHAN MAHASISWA****Program Studi S1 Teknik Informatika****Periode 2024 Genap**

Mata kuliah : Rekayasa Perangkat Lunak

Nama Kelas : A

Kelas / Kelompok :

Kode Mata kuliah : IF1420

SKS : 2

| No | NIM      | Nama Mahasiswa              | Nilai | Grade | Lulus | Sunting KRS? | Info |
|----|----------|-----------------------------|-------|-------|-------|--------------|------|
| 1  | 21360011 | Syahru Rahmana Putra        | 70.00 | B     | ✓     |              |      |
| 2  | 23360001 | ARVIN FAWWAZ NASUTION       | 80.00 | A     | ✓     |              |      |
| 3  | 23360002 | IBRAHIM DIMAS RIYADI        | 70.00 | B     | ✓     |              |      |
| 4  | 23360003 | R. BILLY RAHMADANI BUDIANTO | 75.00 | A-    | ✓     |              |      |
| 5  | 23360005 | RIZAL NUR AFIFUDDIN SHIDIQ  | 85.00 | A     | ✓     |              |      |
| 6  | 23360006 | DIDIK HARIYANTO             | 70.00 | B     | ✓     |              |      |

Rata-rata nilai kelas

**75.00****B+**Pengisian nilai untuk kelas ini ditutup pada **Selasa, 12 Agustus 2025** oleh **202502-001**

Tanggal Cetak : Kamis, 30 Oktober 2025, 16:40:37

Paraf Dosen :

RIADI MARTA DINATA, S.TI., M.Kom.

