

Jl. Moch. Kahfi ll No.RT.13, RT.13/RW.9, Srengseng Sawah, Kec. Jagakarsa, Kota Jakarta Selatan, DKI Jakarta Website : www.istn.ac.id / e-Mail : admin@istn.ac.id / Telepon : (021) 7270090

# JURNAL PERKULIAHAN TEKNIK INFORMATIKA 2024 GENAP

MATA KULIAH : Rekayasa Perangkat Lunak NAMA DOSEN

: RIADI MARTA DINATA, S.TI., M.Kom.

KREDIT/SKS

TATAP MUKA KE	HARI/TANGGAL	MULAI	SELESAI	RUANG	STATUS	RENCANA MATERI	REALISASI MATERI	KEHADIRAN MHS	PENGAJAR	TANDA TANGAN
1	Selasa, 18 Maret 2025	21:30	22:00	Lab Komp	Selesai	Pendahuluan Rekayasa Perangkat Lunak Definisi dan sejarah RPL Perbedaan antara RPL dan pemrograman biasa Tujuan dan pentingnya RPL dalam pengembangan sistem Software Development Life Cycle (SDLC)	Pendahuluan Rekayasa Perangkat Lunak Definisi dan sejarah RPL Perbedaan antara RPL dan pemrograman biasa Tujuan dan pentingnya RPL dalam pengembangan sistem https://drive.google.com/drive/folders/1uQ0QqDI35P8qG_SBrEScPBtxdN4lz9BF	(1 / 2)	RIADI MARTA DINATA, S.TI., M.Kom.	Pyte
2	Selasa, 25 Maret 2025	21:30	22:00	Lab Komp	Selesai	Analisis Kebutuhan Perangkat Lunak Teknik pengumpulan kebutuhan (interview, observasi, dokumentasi) Analisis kebutuhan fungsional dan nonfungsional Use Case dan User Story Spesifikasi kebutuhan (SRS - Software Requirement Specification) Perancangan Sistem (System Design) Desain arsitektur perangkat lunak Desain modular & interface UML Diagrams (Use Case, Class, Sequence, Activity, State) Desain basis data dan struktur data	Analisis Kebutuhan Perangkat Lunak Teknik pengumpulan kebutuhan (interview, observasi, dokumentasi) Analisis Kebutuhan fungsional dan non-fungsional Use Case dan User Story Spesifikasi kebutuhan (SRS - Software Requirement Specification) Perancangan Sistem (System Design) Desain arsitektur perangkat lunak Desain modular & interface UML Diagrams (Use Case, Class, Sequence, Activity, State) Desain basis data dan struktur data https://youtu.be/I2BApAu4h0U https://youtu.be/WzaXrVGKu8Y	(1 / 2)	RIADI MARTA DINATA, S.TI., M.Kom.	Pyte
3	Selasa, 8 April 2025	21:30	22:00	Lab Komp	Selesai	Implementasi dan Pemrograman Translasi desain ke kode UI/UX Best practice dalam pemrograman Pemrograman Native	Implementasi dan Pemrograman Translasi desain ke kode Best practice dalam pemrograman Pemrograman Native https://youtu.be/yvFEYhrXhGM https://youtu.be/D90jDmY8pWw	(2 / 2)	RIADI MARTA DINATA, S.TI., M.Kom.	Ryte
4	Selasa, 15 April 2025	21:30	22:00	Lab Komp	Selesai	Best practice dalam pemrograman Pemrograman Native dan Implementasi	Best practice dalam pemrograman Pemrograman Native dan Implementasi https://youtu.be/yvFEYhrXhGM https://youtu.be/D90jDmY8pWw https://youtu.be/8GhzjorQTho https://youtu.be/0xUiXJ98XYw	(2 / 2)	RIADI MARTA DINATA, S.TI., M.Kom.	Ph
5	Selasa, 22 April 2025	21:30	22:00	Lab Komp	Selesai	Implementasi dan Pemrograman Translasi desain ke kode Best practice dalam pemrograman Pemrograman berorientasi objek (OOP)	Implementasi dan Pemrograman Translasi desain ke kode Best practice dalam pemrograman Pemrograman berorientasi objek (OOP) Best practice dalam pemrograman in Pemrograman berorientasi objek (OOP) Vid1: https://youtu.be/fjtb6amf3bs Vid2: https://youtu.be/T6xph01Cc9s	(2 / 2)	RIADI MARTA DINATA, S.TI., M.Kom.	Pyte
6	Selasa, 29 April 2025	21:30	22:00		Selesai	Pengujian Perangkat Lunak (Software Testing) Jenis pengujian: unit test, integration test, system test, acceptance test White-box vs black-box testing Testing automation Debugging & tracking bug	Pengujian Perangkat Lunak (Software Testing) Jenis pengujian: unit test, integration test, system test, acceptance test White-box vs black-box testing Testing automation Debugging & tracking bug Link Aplikasi Jadi https://drive.google.com/drive/folders/1MakR8mOLxnTAdx48GwQd7t5p_Bfj3bU-? usp=sharing	(1 / 2)	RIADI MARTA DINATA, S.TI., M.Kom.	Ryte
7	Selasa, 6 Mei 2025	21:30	22:00	Lab Komp	Selesai	Pengujian Sistem: Whitebox testing adalah metode pengujian perangkat lunak di mana penguji mengetahui secara lengkap struktur internal, arsitektur, dan kode sumber sistem yang diuji. Blackbox testing adalah metode pengujian di mana penguji tidak mengetahui struktur internal atau kode program, dan hanya menguji fungsi aplikasi berdasarkan spesifikasi atau persyaratan.	yang diuji.  Blackbox testing adalah metode pengujian di mana penguji tidak mengetahui struktur internal atau kode program, dan hanya menguji fungsi aplikasi berdasarkan spesifikasi atau persyaratan.  https://drive.google.com/drive/folders/1u4AqWfHXwhfVUF0H2LWvP5ySdEBgkFoB?	(1/2)	RIADI MARTA DINATA, S.TI., M.Kom.	Ryte
8	Selasa, 13 Mei 2025	21:30	22:00	Lab Komp	Selesai	UTS	UTS		RIADI MARTA DINATA, S.TI., M.Kom.	Phi



Jl. Moch. Kahfi ll No.RT.13, RT.13/RW.9, Srengseng Sawah, Kec. Jagakarsa, Kota Jakarta Selatan, DKI Jakarta Website : www.istn.ac.id / e-Mail : admin@istn.ac.id / Telepon : (021) 7270090

#### JURNAL PERKULIAHAN TEKNIK INFORMATIKA 2024 GENAP

MATA KULIAH : Rekayasa Perangkat Lunak

NAMA DOSEN : RIADI MARTA DINATA, S.TI., M.Kom.

KREDIT/SKS : 2 SKS KELAS : K

KELAS TATAP							KEHADIRAN	PENGAIAF	TANDA	
MUKA KE	,							MHS		TANGAN
9	Selasa, 20 Mei 2025	21:30	22:00	Lab Komp		adalah sebagai proses rekayasa masalah, di mana kebutuhan abstrak dari pengguna diterjemahkan menjadi spesifikasi teknis yang terukur dan tidak ambigu. Tanpa tahap ini, seluruh proses rekayasa selanjutnya akan kehilangan arah, membuktikan bahwa keberhasilan sebuah produk perangkat lunak	Analisis dan Spesifikasi Kebutuhan Tahap analisis kebutuhan merupakan titik awal yang mendefinisikan "APA" sebuah perangkat lunak harus lakukan, menjadikannya fondasi paling krusial dalam disiplin RPL. Keterkaitannya dengan RPL adalah sebagai proses rekayasa masalah, di mana kebutuhan abstrak dari pengguna diterjemahkan menjadi spesifikasi teknis yang terukur dan tidak ambigu. Tanpa tahap ini, seluruh proses rekayasa selanjutnya akan kehilangan arah, membuktikan bahwa keberhasilan sebuah produk perangkat lunak tidak hanya bergantung pada kode yang baik, tetapi pada pemahaman yang benar terhadap masalah yang ingin diselesaikan. https://docs.google.com/document/d/1KKGBgAAdzMmEWp9dd15B6Vhm5Bw3vk9dOWVSCu6TiHk/edit? usp=sharing	(1/2)	RIADI MARTA DINATA, S.TI., M.Kom.	Ryte
	Selasa, 27 Mei 2025	21:30	22:00	Lab Komp		teknis. Dalam konteks RPL, tahap ini adalah inti dari aktivitas rekayasa, di mana prinsip-prinsip seperti modularitas, abstraksi, dan skalabilitas diterapkan untuk menciptakan arsitektur yang kokoh	Desain dan Perancangan Perangkat Lunak Tahap desain adalah "cetak biru" yang menjawab "BAGAIMANA" kebutuhan akan diwujudkan secara teknis. Dalam konteks RPL, tahap ini adalah inti dari aktivitas rekayasa, di mana prinsip-prinsip seperti modularitas, abstraksi, dan skalabilitas diterapkan untuk menciptakan arsitektur yang kokoh dan mudah dipelihara. Desain yang baik memastikan bahwa perangkat lunak tidak hanya berfungsi sesuai spesifikasi saat ini, tetapi juga dapat beradaptasi dan berkembang di masa depan, yang merupakan ciri utama dari produk rekayasa berkualitas tinggi. <a href="https://docs.google.com/document/d/leM74">https://docs.google.com/document/d/leM74</a> WyY3e4uz34LH0MpRbkZ9RsUlqAXfusUlej9uyY/edit? usp=sharing	(1 / 2)	RIADI MARTA DINATA, S.TI., M.Kom.	Pyte
11	Selasa, 3 Juni 2025	21:30	22:00	Lab Komp		cukup; perangkat lunak harus terbukti andal, bebas dari cacat kritis, dan benar-benar memenuhi	Implementasi dan Pengujian Tahap implementasi dan pengujian adalah fase realisasi dan validasi dalam siklus hidup RPL. Implementasi adalah proses konstruksi yang disiplin berdasarkan cetak biru desain, sementara pengujian adalah proses sistematis untuk memastikan kualitas dan kesesuaian produk dengan spesifikasi. Keterkaitan eratnya dengan RPL terletak pada penekanan bahwa "berfungsi" saja tidak cukup; perangkat lunak harus terbukti andal, bebas dari cacat kritis, dan benar-benar memenuhi kebutuhan yang telah didefinisikan. Pengujian adalah bukti nyata dari pertanggungjawaban seorang perekayasa perangkat lunak. https://docs.google.com/document/d/1zav5l1rq0iuBVNIAqRfmAj4TNCVpcFTkmdArDWRYPj4/edit? usp=sharing	(2 / 2)	RIADI MARTA DINATA, S.TI., M.Kom.	Pyte
12	Selasa, 10 Juni 2025	21:30	22:00	Lab Komp			Manajemen Proyek Perangkat Lunak Manajemen proyek adalah kerangka kerja yang mengikat semua tahapan teknis RPL dalam batasan dunia nyata, yaitu waktu, biaya, dan sumber daya. Keterkaitannya dengan RPL adalah mengangkat disiplin ini dari sekadar aktivitas teknis menjadi sebuah praktik profesional yang terkelola. Dengan manajemen proyek, proses rekayasa yang kompleks dapat direncanakan, dieksekusi, dan dikontrol secara sistematis, memastikan bahwa solusi teknis yang brilian dapat diselesaikan dan diserahkan secara sukses sebagai sebuah produk yang bernilai. https://docs.google.com/document/d/1bSpuOEdz 3k9F4_o_wt2kkPL-jk8edFkFgg7FTXObw/edit? usp=sharing	(2 / 2)	RIADI MARTA DINATA, S.TI., M.Kom.	Ry
13	Selasa, 17 Juni 2025	21:30	22:00	Lab Komp		jadwal waktu (time schedule) yang rinci, menghitung jalur kritis, dan memfasilitasi pelacakan progres terhadap rencana awal. Dengan demikian, RPL berfungsi sebagai kerangka konseptual, sementara	Ilmu Rekayasa Perangkat Lunak (RPL) menyediakan metodologi untuk perencanaan proyek, meliputi identifikasi tugas, estimasi durasi, dan penentuan dependensi. Rencana ini kemudian diimplementasikan menggunakan perangkat lunak Primavera. Primavera secara otomatis menyusun jadwal waktu (time schedule) yang rinci, menghitung jalur kritis, dan memfasilitasi pelacakan progres terhadap rencana awal. Dengan demikian, RPL berfungsi sebagai kerangka konseptual, sementara Primavera adalah alat praktis untuk eksekusi dan kontrol jadwal proyek secara efisien. https://docs.google.com/document/d/16Lb_FsRDqusRUXilu8iqSvoAF60PgRIHiZ02v3kMojM/edit7usp=sharing	(1 / 2)	RIADI MARTA DINATA, S.TI., M.Kom.	Pyte
	Selasa, 24 Juni 2025	21:30	22:00	Lab Komp	Selesai	rum ini berfokus pada aplikasi langsung konsep RPL menggunakan Primavera. Mahasiswa akan raktikkan dekomposisi tugas (WBS), estimasi durasi, dan penentuan dependensi, lalu sukkannya ke dalam perangkat lunak. Tujuannya adalah untuk secara nyata menghasilkan waktu (time schedule) yang terstruktur, menganalisis jalur kritis guna menentukan prioritas paan, dan memonitor progres proyek. Penggunaan Primavera ini secara langsung memenuhi n pembelajaran RPL dalam hal manajemen dan kontrol proyek perangkat unttps://docs.google.com/document/d/16Lb_fsRDqusRUXilu8iqSvoAF6oPgRIHiZ02v3kMojM/edit? usp=sharing		(1 / 2)	RIADI MARTA DINATA, S.TI., M.Kom.	Ryte
15	Selasa, 1 Juli 2025	21:30	22:00	Lab Komp		menengah dengan fitur seperti jadwal dan diagram Gantt, sedangkan <b>Primavera</b> lebih kompleks dan digunakan untuk proyek besar dengan manajemen risiko dan kendali multi-proyek. Keduanya	Dalam mata kuliah Rekayasa Perangkat Lunak (RPL), Microsoft Project dan Primavera digunakan untuk membantu perencanaan dan pengelolaan proyek. <b>Microsoft Project</b> cocok untuk proyek kecilmenengah dengan fitur seperti jadwal dan diagram Gantt, sedangkan <b>Primavera</b> lebih kompleks dan digunakan untuk proyek besar dengan manajemen risiko dan kendali multi-proyek. Keduanya membantu mahasiswa memahami pentingnya perencanaan dan pengawasan dalam pengembangan	(2 / 2)	RIADI MARTA DINATA, S.TI., M.Kom.	Pyte 1

							perangkat lunak. Sumber: https://drive.google.com/drive/folders/1gOmlt7XNi85zglRplDr58lwX1tfx4lGA?usp=sharing			
	elasa, 22 Juli 025	21:30	22:00	Lab Komp	Selesai	UAS	UAS	(2 / 2)	RIADI MARTA DINATA, S.TI., M.Kom.	Pyte

Jakarta, 30 Oktober 2025 Ketua Prodi Teknik Informatika

ASHARI ABIDIN, S.T., M.T. NIP 202502-001



Jl. Moch. Kahfi II No.RT.13, RT.13/RW.9, Srengseng Sawah, Kec. Jagakarsa, Kota Jakarta Selatan, DKI Jakarta Website: www.istn.ac.id / e-Mail: admin@istn.ac.id / Telepon: (021) 7270090

## ISI PRESENSI MAHASISWA TEKNIK INFORMATIKA 2024 GENAP

Mata kuliah : IF1420 - Rekayasa Perangkat Lunak Nama Kelas : K **TATAP MUKA** 18 25 8 15 22 29 6 13 20 27 3 10 17 24 1 22 No NIM **NAMA** Mar Mar Mei Mei Mei Mei Jul Apr Apr Apr Apr Jun Jun Jun Jun Jul 2025 2025 2025 2025 2025 2025 2025 2025 2025 2025 2025 2025 2025 2025 2025 2025 Peserta Reguler RAKHA 19364004 **IFTIKHAR** 2 24364601 Wahyu Saputra Н Н Н Н Н Н Н Н Н н Н Н Paraf Ketua Kelas **Paraf Dosen** 

Dicetak oleh: Novi Padmanda, pada 30 Oktober 2025 16:50:09 WIB | siakad.istn.ac.id/siakad/rep\_isiabsensi

Dicetak oleh: Novi Padmanda, pada 30 Oktober 2025 16:50:09 WIB | siakad.istn.ac.id/siakad/rep\_isiabsensi



Jl. Moch. Kahfi II No.RT.13, RT.13/RW.9, Srengseng Sawah, Kec. Jagakarsa, Kota Jakarta Selatan, DKI Jakarta Website: www.istn.ac.id / e-Mail: admin@istn.ac.id / Telepon: (021) 7270090

#### LAPORAN NILAI PERKULIAHAN MAHASISWA

Program Studi S1 Teknik Informatika Periode 2024 Genap

Mata kuliah : Rekayasa Perangkat Lunak Nama Kelas : K

Kelas / Kelompok

Kode Mata kuliah : IF1420 SKS : 2

No	NIM	Nama Mahasiswa	Nilai	Grade	Lulus	Sunting KRS?	Info
1	19364004	RAKHA IFTIKHAR	65.00	B-	✓		
2	24364601	Wahyu Saputra	90.00	A	✓		
Rata-rata	a nilai kelas		77.50	B+			

Pengisian nilai untuk kelas ini ditutup pada Selasa, 12 Agustus 2025 oleh 202502-001

Tanggal Cetak: Kamis, 30 Oktober 2025, 16:51:17

Paraf Dosen :

RIADI MARTA DINATA, S.TI., M.Kom.

ioetak oleh: Novi Padmanda, pada 30 Oktober 2025 16:51:17 WIB | slakad.istn.ac.id/slakad/rep\_nllalkullah

icetak oleh: Novi Padmanda, pada 30 Oktober 2025 16:51:17 WIB | slakad.istn.ac.id/slakad/rep\_nllaiku/lah