



**Berita Acara Perkuliahan  
(Presentasi Kehadiran Dosen)  
SEMESTER GANJIL TAHUN AKADEMIK 2020/2021  
PROGRAM STUDI TEKNIK ELEKTRO S1 FTI - ISTN**

Halm: 1 dari 2

Nama Dosen : 1. Ariman ,ST, MT. : 2. Surya Alimsyah ,Jr, MT		Hari : Kamis				
Mata Kuliah : Perancangan Sistem Digital		Jam : 08:00-10:30				
Kelas : A		Ruang : Daring				
No.	Hari, Tanggal	Materi Pembelajaran	Metode Belajar	Jml Mhs	Paraf Dosen	
1.	Kamis, 17/09/2020	Pendahuluan: 1. Koordinasi kuliah online 2. Orientasi Materi 3. Aturan Main Kelas	Tutorial Daring (dokumen + audio), Diskusi-chat, Tugas	10		
2.	Kamis, 24/09/2020	Review: 1. Gate, Boole, Biner 2. Analisis Rangk ↔ Fungsi ↔ Operasi 3. Ekuivalensi Fungsi & Rangkaian	Tutorial Daring (dokumen + audio), Diskusi-chat, Kuis, Tugas	10		
3.	Kamis, 01/10/2020	Review: 1. Standart forms 2. Hukum2 & Teorema	Tutorial Daring (dokumen + audio), Diskusi-chat	10		
4.	Sabtu, 03/10/2020	Review: 1. Nand-Nor-Exor-ExNor 2. Diagram NAND@NOR saja 3. Perubahan Bentuk Fungsi Memakai Hukum <sup>2</sup> 4. Minimisasi Cara Aljabar	Tutorial Daring (dokumen + audio), Diskusi-chat, Kuis	10		
5.	Kamis, 08/10/2020	1. Review Minimisasi Kmap. minSOP 2. Minimisasi Kmap. minPOS	Tutorial Daring (dokumen + audio), Diskusi-chat	8		
6.	Sabtu, 10/10/2020	Review Disain R. Logika Kombinasional	Tutorial Daring (dokumen + audio), Diskusi-chat, Tugas	11		
7.	Kamis, 15/10/2020	1. UTS-1 (Disain RLK berorientasi Hasil Akhir) 2. Disain berorientasi Tahapan-Proses (+UTS-2)	Tutorial Daring (dokumen + audio), Diskusi-chat, Ujian	6		
8.	Kamis, 29/10/2020	1. Review Encoder & Decoder 2. Disain berbasis MSI (+UTS-3)	Tutorial Daring (dokumen + audio), Diskusi-chat, Ujian	10		
9.	Sabtu, 24/10/2020	1. Review Mux & deMux 2. Desain berformat Mux(+UTS-4)	Tutorial Daring (dokumen + audio), Diskusi-chat, Ujian	10		
10.	Kamis, 05/11/2020	1. Pembahasan UTS2,3,4 2. Info Progres Nilai 3. UTS-perbaikan.	Tutorial Daring (dokumen + audio), Diskusi-chat, Ujian	4		
11.	Kamis, 12/12/2020	1. Review Flip Flop & Timing Diagram	Tutorial Daring (dokumen + audio), Diskusi-chat, Kuis, Tugas	6		
12.	Kamis, 19/11/2020	Analisis Rangkaian Logika Sekuensial lanjutan: 1. Deskripsi RLS 2. Model Moore/Mealy 3. Deskripsi → Rangkaian 4. Tabel Karakteristik FF alternatif 5. Persamaan Karakteristik FF 6. Persamaan Next State	Tutorial Daring (dokumen + audio), Diskusi-chat, Kuis, Tugas	5		



**Berita Acara Perkuliahan**  
**(Presentasi Kehadiran Dosen)**  
**SEMESTER GANJIL TAHUN AKADEMIK 2020/2021**  
**PROGRAM STUDI TEKNIK ELEKTRO S1 FTI - ISTN**

Halm: 2 dari 2

Nama Dosen	: 1. Ariman ,ST, MT. : 2. Surya Alimsyah ,Ir, MT	Hari	: Kamis
Mata Kuliah	: Perancangan Sistem Digital	Jam	: 08:00-10:30
Kelas	: A	Ruang	: Daring

  

No.	Hari, Tanggal	Materi Pembelajaran	Metode Belajar	Jml Mhs	Paraf Dosen
13	Kamis, 26/11/2020	Analisis Rangkaian Logika Sekuensial lanjutan: 1. Tabel Status 2. Tabel Status melebar 3. Diagram Status 4. I/O & State Sequences	Tutorial Daring (dokumen + audio), Diskusi-chat, Tugas	6	
14	Kamis, 03/12/2020	Analisis Rangkaian Logika Sekuensial lanjutan: 1. Ekuivalensi RLS 2. State Reduction 3. State Assignment 4. Tabel Eksitasi FF 5. Tabel Eksitasi RLS	Tutorial Daring (dokumen + audio), Diskusi-chat, Tugas	8	
15	Kamis, 10/12/2020	1. Desain RLS 2. Desain Register 3. Desain Counter	Tutorial Daring (dokumen + audio), Diskusi-chat, Kuis, Tugas	8	
16	Kamis, 17/12/2021	1. Self Correcting & re-Design 2. Modifikasi RLS 3. Modifikasi Alternatif	Tutorial Daring (dokumen + audio), Diskusi-chat, Tugas.	5	
17	Kamis, 24/12/2021	4. Analisis pendalaman Korelasi Desain & Hasil Ujian Akhir Semester	Ujian	9	

Jakarta, 24 Desember 2020

Kaprodi Teknik Elektro S1 FTI ISTN

Harian Effendi, St., MT