

BERITA ACARA PERKULIAHAN
SEMESTER GENAP REGULER TAHUN 2019/2020

Program Studi : Teknik Elektro S1
Matakuliah : Rangkaian Logika & Digital
Kelas / Peserta : A / 17 mhs
Perkuliahan : Kampus ISTN Bumi Srengseng Indah
Dosen : Surya Alimasyah, Ir., MT.
Jadwal : Selasa, Pkl.10:40-12:10

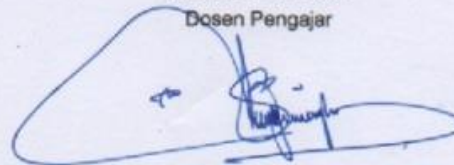
No	TANGGAL	JUMLAH MHS HADIR	MATERI / KEGIATAN KULIAH
1	10 Maret 2020	9	Latihan Count-up & Count-down (Desimal, Oktal, Hexadesimal, Biner) +Kuis-1 +Tugas-1
2*	18 April 2020	13	Koordinasi WAG & Arahan Persiapan Kuliah Online
3	21 April 2020	10	Sist. Bilangan (lanjutan) +Kuis-2 +Tugas-2
4	28 April 2020	4	Kode Biner +Tugas-3 +Tugas-4
5*	01 Mei 2020	11	Konsep Teori Logika Biner +Kuis-3
6	05 Mei 2020	7	Rangk. Kombinasi: Rangkaian ↔ Fungsi ↔ Operasi +Kuis-4 +Tugas-5
7*	08 Mei 2020	11	Fungsi ² Logika Baku, Hukum ² dan Teorema ² Logika +Kuis-5
8	12 Mei 2020	9	U.T.S.
9*	15 Mei 2020	13	Evaluasi Diri, Info Progres Prestasi +Kuis-khusus Perbaikan UTS
10	19 Mei 2020	4	NAND, NOR, EXOR, EXNOR. Rangkaian NAND/NOR saja +Kuis-6 +Tugas-6
11	02 Juni 2020	9	Kesempatan ke-2 Perbaikan UTS
12	09 Juni 2020	7	Responsi Soal ² UTS, dan Kesempatan ke-3 Perbaikan UTS +Kuis-7 +Tugas-7
13	16 Juni 2020	7	Perubahan Bentuk ² Fungsi Secara Aljabar +Tugas-8
14	23 Juni 2020	3	Pengenalan Karnough-Map
15	30 Juni 2020	5	Minimisasi metode K-map +Kuis-8
16	07 Juli 2020	5	Desain Rangkaian Logika Kombinasi. Flip-flop dan Analisis Timing Diagram Rangkaian Logika Sekuensial
17	21 Juli 2020	10	U.A.S.

Keterangan :

* Jadwal Kuliah Pengganti

Jakarta, 21 Juli 2020

Dosen Pengajar



(Surya Alimasyah, Ir., MT.)