



YAYASAN PERGURUAN CIKINI
INSTITUT SAINS DAN TEKNOLOGI NASIONAL

Jl. Moh. Kahfi II, Bhumi Srengseng Indah, Jagakarsa, Jakarta Selatan 12640
Telp. 021-7270090 (hunting), Fax. 021-7866955, hp: 081291030024
Email : humas@istn.ac.id Website : www.istn.ac.id

SURAT PENUGASAN TENAGA PENDIDIK

Nomor : **347** / 03.1 – G / IX / 2022

SEMESTER **GANJIL**, TAHUN AKADEMIK 2022 / 2023

Nama	: Ariman,ST,MT	Status Pegawai	: Edukatif Tetap / Tidak Tetap		
NIK	: 1961010	Program Studi	: Teknik Elektro		
Jabatan Akademik	: Asisten Ahli				
Bidang	Perincian Kegiatan	Tempat	Jam/ Minggu	Kinerja (sks)	Keterangan
I PENDIDIKAN Dan PENGAJARAN	MENGAJAR DI KELAS (KULIAH / RESPONSI DAN LABORATORIUM)				
	1. Menggambar Tehnik (Kls A)			2	Senin, 08.00-09.40
	2. Ilmu Bahan Listrik (Kls A)			2	Rabu, 08.00-09.40
	3. Instrumentasi Elektronika (Kls A)			2	Selasa, 10.00-11.40
	4. Aplikasi Mikro & Mikrokontroler (Kls A)			2	Jumat, 08.00-09.40
	5. Sistem Kendali Optimal (Kls K)			3	Senin, 13.00-15.30
	6. Instrumentasi Elektronika (KIS K)			2	Sabtu, 13.00-14.40
	7.				
	8.				
	9.				
	10.				
	11.				
	12.				
	13.				
	14.				
	15.				
	16.				
	17. Membimbing Skripsi / Tugas Akhir				1
18. Menguji Skripsi / Tugas Akhir				1	
II PENELITIAN	1. Penelitian Ilmiah				
	2. Penulisan Karya Ilmiah			1	
	3. Penulisan Diktat Kuliah				
	4. Menerjemahkan Buku				
	5. Pembuatan Rancangan Teknologi				
	6. Pembuatan Rancangan & Karya Pertunjukan				
III PENGABDIAN DAN MASYARAKAT	1. Menduduki Jabatan di Pemerintahan				
	2. Pengembangan Hasil Pendidikan Dan Penelitian				
	3. Memberikan Penyuluhan/Pelatihan/Ceramah pada masyarakat				
	4. Memberikan Pelayanan Kepada Masyarakat Umum				
	5. Menulis Karya Pengabdian Pada Masyarakat yang tidak dipublikasikan				
	6. Komersial / Kesepakatan				
IV UNSUR-UNSUR PENUNJANG	1. Jabatan Struktural				
	2. Penasehat Akademik			1	
	3. Berperan serta aktif dalam pertemuan ilmiah / seminar				
	4. Pengembangan program kuliah / Kelompok Ilmu Elektro				
	5. Menjadi anggota panitia / Badan pada suatu Perguruan Tinggi				
	6. Menjadi anggota Badan Lembaga Pemerintah				
	7. Menjadi Anggota Organisasi Profesi				
	8. Mewakili PT / Lembaga Pemerintah duduk dalam Panitia antar Lembaga				
	9. Menjadi Anggota Delegasi Nasional ke Parlemen – Parlemen Internasional				
Jumlah Total				17	

Kepada yang bersangkutan akan diberikan gaji / honorarium sesuai dengan peraturan penggajian yang berlaku di Institut Sains dan Teknologi Nasional
Penugasan ini berlaku dari tanggal **1 September 2022** sampai dengan tanggal **31 Maret 2023**.

Jakarta, 1 September 2022
Dekan,

(Dr. Musfirah Cahya F.T.S.Si., M.Si.)

Tembusan :

1. Direktur Akademik – ISTN
2. Direktur Non Akademik - ISTN
3. Ka. Biro Sumber Daya Manusia - ISTN
4. Kepala Program Studi Fak.
5. Arsip

METODE DETEKSI FASA PADA SALURAN LISTRIK TEGANGAN RENDAH DENGAN Esp32 DAN KOMUNIKASI LoRa

Tasdik Darmana¹, Rizki Pratama Putra², Meyhart Torsna Bangkit Sitorus³,
Abdul Multi⁴, Ariman⁵

^{1,2,3}Institut Teknologi PLN, Jakarta

^{4,5}Institut Sains dan Teknologi Nasional (ISTN), Jakarta

Corresponding Authors: tasdik.darmana@itpln.ac.id

Abstract - Load balancing on a low-voltage distribution sistem by adjusting the phase of the new load to be installed requires information on the type of line phase that will be connected to the load. In this research, a phase reading method is proposed using Esp32 with LoRa communication. The purpose of this research is to make a method of reading phase with independent and reliable communication. The phase reading method is carried out by calculating the time difference between the periodic zero values of a phase and then comparing it with other phases to determine the type of phase based on its similarity. With this principle the effect of harmoniks can be reduced where the harmoniks do not affect the time of the zero value of the periodic sinusoidal wave. Based on the results of the review conducted, this method is better than the conventional method using an electronic mosfet circuit or logic gate where the reference signal cannot be adjusted and the fabrication process is for high-cost commercialization.

Keywords: Phase Detection, Esp32, LoRa

1. PENDAHULUAN

Pada sistem distribusi tenaga listrik tegangan rendah, keseimbangan beban trafo penting dijaga untuk menjaga kualitas daya listrik (Luo et al., 2016). Seringkali pembebanan menyebabkan meningkatkan suhu trafo yang berujung kepada kebakaran, meningkatnya arus tanah yang berujung pada peningkatan rugi-rugi distribusi dan juga tegangan sistem yang menjadi tidak seimbang (Cazacu et al., 2018). Untuk mengatasi hal tersebut pada prakteknya dilapangan terdapat metode-metode yang dapat dilakukan untuk melakukan penyeimbangan beban. Pada proses sambung baru beban di suatu sistem distribusi yang luas, deteksi fasa dari saluran kabel tegangan rendah yang akan disambung ke pelanggan menjadi suatu hal yang rumit sebab pada praktiknya dilapangan dimana topologi distribusi rumah atau pengguna listrik sering didapati tidak beraturan (Laginda et al., 2018).

Dalam mendeteksi fasa dari suatu saluran atau suatu beban yang telah terpasang pada suatu sistem distribusi yang luas, fasa tegangan dari beban atau saluran harus dibandingkan dengan fasa pada sisi

tegangan rendah trafo distribusi yang melayani area tersebut. Diperlukan suatu sistem deteksi yang dapat berkomunikasi secara reliabel antara beban terpasang/saluran dan output tegangan rendah trafo tiang distribusi.

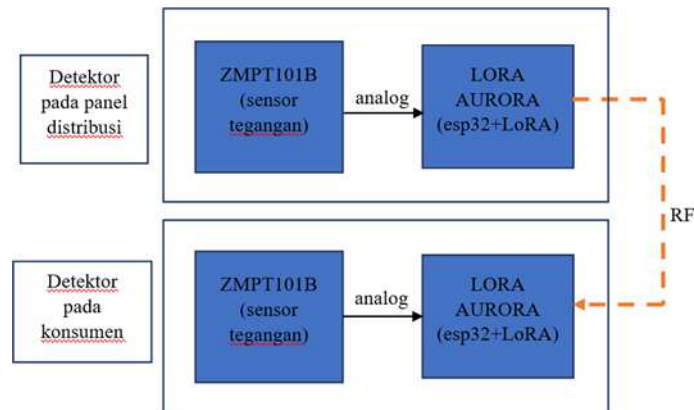
Sistem deteksi fasa pada awalnya menggunakan rangkaian elektronik dengan sinyal referensi tertanam sehingga deteksi fasa tidak memerlukan koneksi 2 arah. Sistem ini ringkas digunakan akan tetapi tidak fleksibel digunakan pada sistem lain dengan sudut fasa sinyal berbeda dengan sinyal referensi yang disematkan pada rangkaian elektronik tersebut. Sistem ini secara komersial digunakan pada saat ini dan yang terbaru sinyal referensi dapat diatur sehingga lebih fleksibel untuk digunakan. Meskipun demikian sistem konvensional yang digunakan tersebut memiliki kekurangan dalam hal, informasi mengenai sudut fasa dari sinyal referensi harus diketahui terlebih dahulu sehingga pengukuran pada trafo distribusi masih harus tetap dilakukan. Selain itu sistem deteksi fasa menggunakan rangkaian elektronik atau gerbang logika dengan komunikasi gelombang radio memerlukan fabrikasi khusus yang tidak praktis digunakan (Yang & Hui, 2017).

Untuk mengatasi masalah-masalah pada metode deteksi fasa konvensional, dalam penelitian ini didiskusikan metode deteksi fasa menggunakan Esp32 yang merupakan mikrokontroler berbiaya rendah dan reliabel dengan komunikasi LoRa..

2. METODE PERANCANGAN

A. Infrastruktur Pembacaan Fasa

Infrastruktur detektor fasa pada jaringan tegangan rendah dapat dilihat pada gambar dibawah ini:



Gambar 1. Diagram Infrastruktur Pembacaan Fasa

Disini, fasa pada pelanggan dibandingkan dengan fasa yang terbaca pada panel distribusi tegangan rendah di trafo tiang distribusi. Komunikasi antara piranti pembaca fasa pada pelanggan dan panel distribusi trafo menggunakan frekuensi LoRa dengan maksud menyediakan jalur komunikasi independen menggunakan frekuensi radio yang reliabel. Pembacaan tegangan menggunakan sensor tegangan

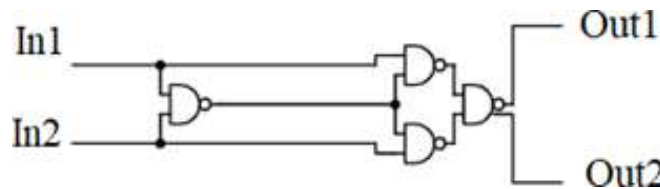
ZMPT101B yang membaca tegangan menggunakan modul optocoupler sehingga tegangan sumber dapat dibaca dalam kondisi terisolasi secara listrik sehingga lebih aman (Yoeseph et al., 2019).

B. Algoritma Pembacaan fasa

Pembacaan fasa dapat dilakukan dengan 2 cara, yang pertama yakni dengan menggunakan rangkaian Phase Locked Loop (Collins, 2018) atau langsung membandingkan sinyal tegangan ukur dengan tegangan referensi pada Esp32. Pada penelitian ini kedua cara tersebut akan dibandingkan untuk melihat metode mana yang dapat menghasilkan hasil yang akurat.

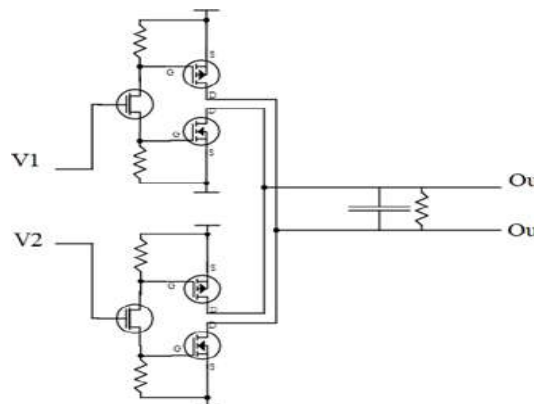
1. Rangkaian Phase Comparator/Detector

Metode ini merupakan metode tradisional yang menggunakan rangkaian elektronika sederhana untuk mendeteksi beda fasa dari dua buah sinyal. Metode ini terdiri dari 2 jenis yakni detektor tipe I : yang menghasilkan sinyal output berupa pulsa dengan frekuensi tertentu sesuai dengan besar beda sudut fasa dari 2 sinyal yang dibandingkan. Sedangkan Detektor tipe II : detektor ini menghasilkan sinyal tegangan konstan yang besarnya sebanding dengan beda sudut fasa dari sinyal-sinyal yang dibandingkan (Crawford, 1994).



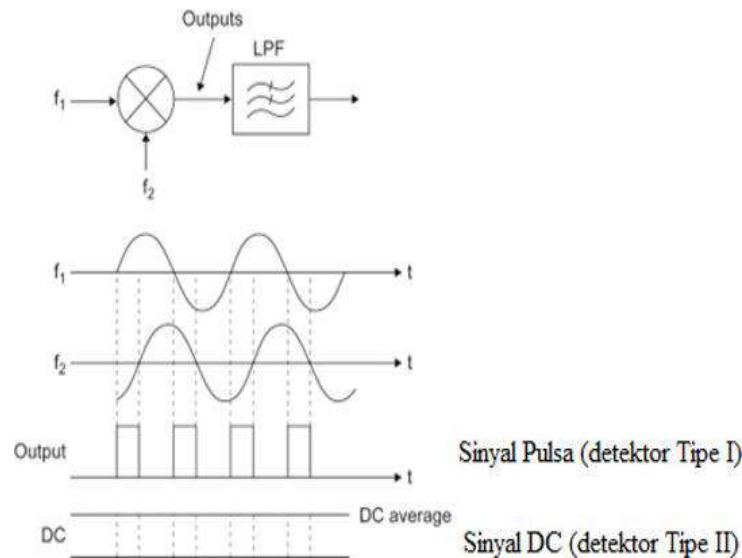
Gambar 2.

Rangkaian Pembanding Fasa (Phase Comparator) menggunakan Gerbang NAND. Sinyal Output Berbentuk Pulsa (Detektor tipe I)



Gambar 3.

Rangkaian Detektor Fasa Tipe II, Output Sinyal Digital Dihaluskan Menggunakan Kapasitor-Resistor, Hasilnya Sinyal Tegangan DC Murni



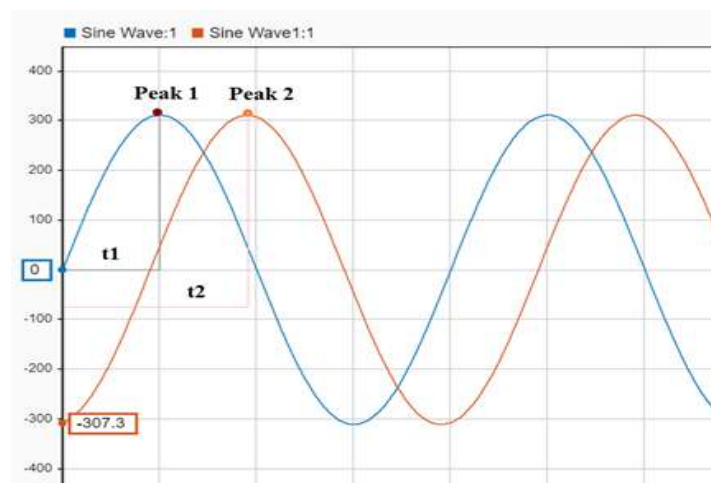
Gambar 4.
Tampak Sinyal Input dan Sinyal Output dari Detektor Tipe I Dan II

2. Algoritma deteksi fasa menggunakan Esp32.

Metode deteksi fasa menggunakan Esp32 terbagi menjadi 2 yakni metode perbandingan waktu capai nilai puncak dan yang kedua dengan perbandingan nilai RMS:

a. Metode Perbandingan Waktu Capai Nilai Puncak

Pada metode ini masing masing sinyal akan diukur pada suatu titik waktu mulai yang sama. Tiap sinyal akan diukur waktu yang dibutuhkan hingga nilai maksimumnya tercapai. Beda fasa dapat diketahui dengan mencari selisih waktu dari kedua waktu capai nilai maksimum sinyal tersebut (Richardson et al., 2010).



Gambar 5. Metode Perbandingan Nilai Waktu Puncak

b. Metode Perbandingan Nilai RMS

Metode ini berprinsip pada penghitungan nilai faktor daya, yang dapat diperoleh dengan membagi nilai rata-rata perkalian nilai sesaat kedua sinyal dengan perkalian nilai RMS kedua sinyal. Metode ini lebih membutuhkan banyak kalkulasi matematis dibandingkan metode sebelumnya.

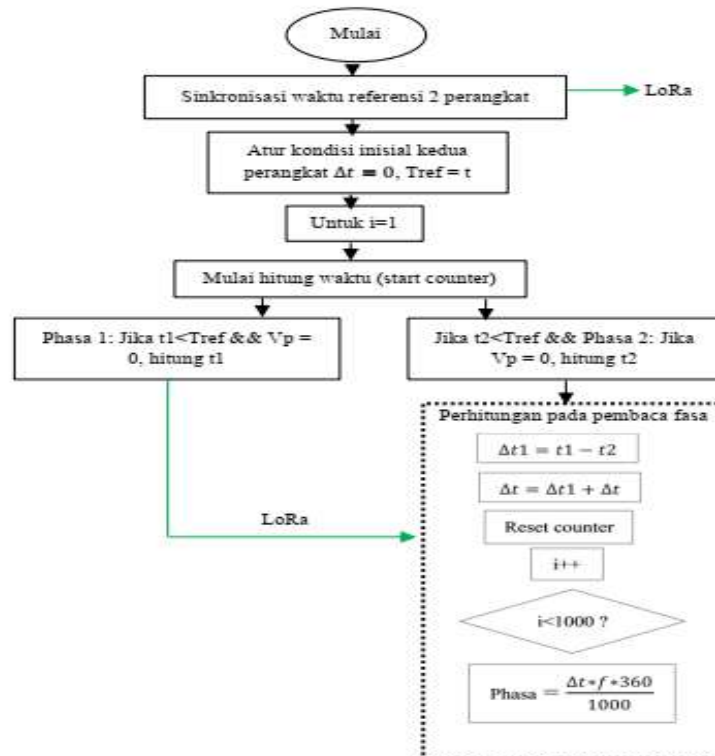
3. HASIL DAN PEMBAHASAN

A. Algoritma Pembacaan Fasa

Perangkat terdiri dari 2 yakni pembaca sinyal referensi yang ditempatkan di panel trafo tiang distribusi dan pembaca fasa yang ditempatkan di saluran atau pelanggan/beban. Gambaran kordinasi sistem dapat dilihat dibawah ini :



Gambar 6. Model Kordinasi Pembaca Referensi Dan Pembaca Fasa Beban



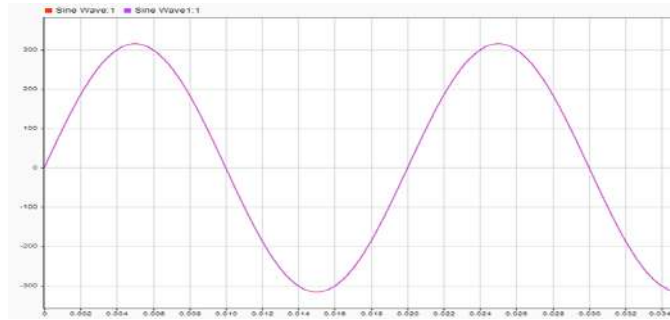
Gambar 7. Flowchart Pembacaan Fasa Yang Diusulkan

B. Pembacaan Fasa Kasus 1 (Fasa Saluran yang Berjarak Dekat dari Trafo)

Untuk pembacaan fasa pada saluran yang ideal (tanpa harmonik dan error fasa) maka kesimpulan pembacaan fasa dapat dilihat pada tabel berikut :

Tabel 1. Kondisi Pembacaan Fasa

No	Kondisi	Kesimpulan
1	Phasa = 0	Fasa sama dengan fasa referensi (misal fasa R)
2	Phasa = 120°	Fasa yang dibaca adalah fasa S
3	Phasa = 240° atau =-120°	Fasa yang dibaca adalah fasa T

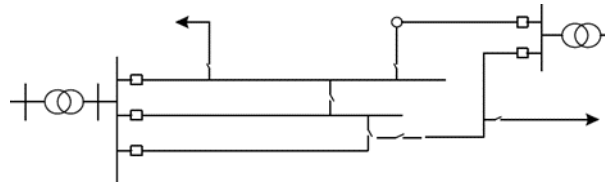


Gambar 8.

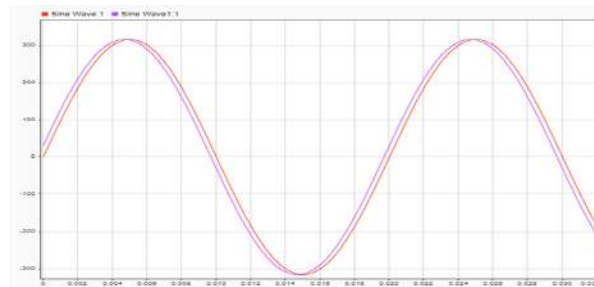
Simulasi Pembacaan Fasa dengan Fasa Referensi dan Fasa Beban yang Sama

C. Pembacaan Fasa Kasus 2 (Fasa Saluran Berbeda Sudut Fasa dengan Nilai Kecil) pada Topologi Jaringan Distribusi

Pembacaan fasa kasus 2 (fasa saluran berbeda sudut fasa dengan nilai kecil) pada topologi jaringan distribusi dapat dilihat pada gambar dibawah ini :



Gambar 9. Konfigurasi Jala-Jala pada Sistem Distribusi Tegangan Rendah



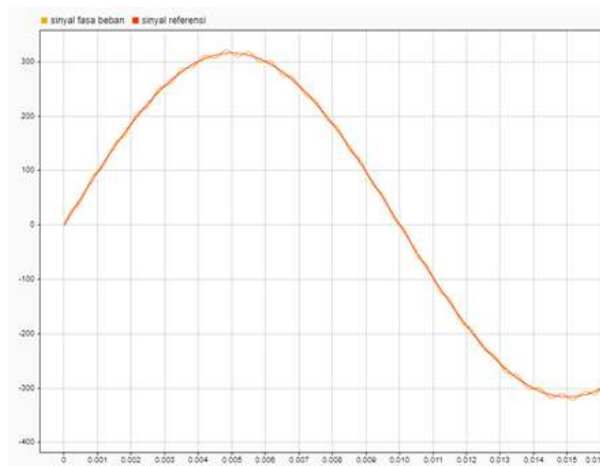
Gambar 10.

Contoh Simulasi Pembacaan Fasa Beban Dengan Beda Sudut Fasa Referensi Sebesar 5.73o

Tiap jalur cabang dapat memiliki tegangan dan fasa yang berbeda sedikit dengan sumber (trafo). Oleh karena itu algoritma penentuan kesamaan fasa harus dibuat sedemikian rupa dengan memberi batas toleransi pada penghitungan selisih sudut fasa.

D. Pembacaan Fasa Kasus 3 (Terdapat Harmonik Tegangan pada Fasa yang Dibaca)

Pembacaan harmonik dapat mempengaruhi kualitas daya listrik baik itu pada tegangan atau arus (Kumar & Zare, 2015). Jika terdapat harmonik pada tegangan yang dibaca, maka perhitungan waktu t1 dan t2 yakni waktu setengah periode gelombang penuh harus diberikan kondisi khusus (if) yakni jika t1 atau t2 memiliki waktu yang kurang dari waktu toleransi yang dihitung dari setengah periode gelombang penuh maka dianggap tidak terhitung atau kondisi penghitungan nilai t1 atau t2 hanya bisa dilakukan jika syarat tersebut tercapai.



Gambar 11.

Simulasi Pembacaan Fasa dengan Kondisi terdapat Harmonic pada Sinyal Fasa Beban

Dari metode-metode pembacaan fasa yang telah disimulasikan, berikut dibandingkan kelebihan dan kekurangan dari masing-masing metode pembacaan :

Tabel 2. Kelebihan dan Kekurangan Metode Pembacaan Fasa

No	Metode	Kelebihan	Kekurangan
1	Rangkaian phase detector	Rangkaian lebih sederhana tidak membutuhkan kerja mikrokontroller untuk menghitung beda sudut fasa	Tetap membutuhkan mikrokontroller untuk membuat komunikasi antara pembaca Membutuhkan rangkaian filter noise jika sinyal yang dibaca memiliki banyak noise
2	Esp32 + LoRa	Tidak membutuhkan rangkaian elektronik terpisah untuk membaca sudut fasa Penghilangan noise dapat dilakukan dengan pemrograman pada mikrokontroller	Esp32 dipilih harus berkualitas bagus agar pembacaan fasa lebih reliabel

Kondisi pengukuran di lapangan jarang memberikan tegangan pembacaan yang ideal dimana tegangan sumber yang berasal dari trafo akan sama magnitudo dan fasanya ketika sampai di beban atau ketika berada pada saluran kabel yang berjarak jauh atau yang menyuplai beban dengan reaktansi yang besar

(Urquhart, 2016). Terlebih lagi dengan pengaruh harmonik yang dapat mempengaruhi pembacaan fasa. Oleh karena itu dibutuhkan algoritma-algoritma tertentu untuk mengatasi kesalahan pembacaan fasa. Komunikasi antara piranti Esp32 dilakukan melalui radio frekuensi LoRa dimana Teknik ini dipilih karena metode komunikasinya bersifat independent yakni tidak membutuhkan saluran internet dan selain itu juga redaman LoRa lebih kecil dibandingkan menggunakan sinyal frekuensi tinggi seperti WiFi sehingga error dalam komunikasi data dapat diminimalisir.

4. KESIMPULAN

Penelitian ini membahas mengenai metode deteksi fasa dan komunikasi antara piranti pembaca fasa. Perangkat keras yang digunakan adalah Esp32 yang terintegrasi dengan pemancar LoRa. Metode pembacaan fasa diuraikan secara detail dan dibandingkan dengan pembaca fasa konvensional. Hasil review yang didapatkan adalah metode pembacaan menggunakan Esp32 lebih sederhana dan reliabel sebab tidak memerlukan rangkaian filter eksternal untuk mengatasi harmonik selain itu juga toleransi terhadap error fasa dapat diatur yang dapat terjadi akibat saluran yang terlalu Panjang atau pembebanan reaktif dan resistif, berbeda halnya dengan metode konvensional dimana pengaturan error toleransi hanya dapat dilakukan dengan mengganti komponen elektronik dari piranti pembaca. Metode deteksi waktu capai nilai nol tidak dipengaruhi oleh fluktuasi periodik dari harmonik kecuali amplitude gelombang harmonik sangat besar dimana hal tersebut jarang terjadi sebab jika terjadi sistem proteksi distribusi akan aktif untuk mengisolasi jaringan tegangan rendah tersebut. Selain itu untuk meredam harmonik orde rendah dapat dilakukan dengan algoritma khusus yang mensyaratkan perhitungan waktu capai nol hanya dianggap apabila nilai nya melebihi batas nilai tertentu yang lebih besar dari pada periode gelombang harmonik gangguan.

DAFTAR PUSTAKA

- Cazacu, E., Ionita, V., & Petrescu, L. (2018). Thermal aging of power distribution transformers operating under nonlinear and balanced load conditions. *Advances in Electrical and Electronic Engineering*, 16(1), 92–100.
- Collins, I. (2018). Phase-Locked Loop (PLL) Fundamentals. *SSB*, 130(140), 150.
- Crawford, J. A. (1994). *Frequency synthesizer design handbook*. Artech House on Demand.
- Kumar, D., & Zare, F. (2015). Harmonic analysis of grid connected power electronic systems in low voltage distribution networks. *IEEE Journal of Emerging and Selected Topics in Power Electronics*, 4(1), 70–79.
- Laginda, R. B., Tumaliang, H., & Silimang, S. (2018). Perbaikan Kualitas Tegangan Pada Jaringan Distribusi Primer 20 KV Di Kota Tahuna. *Jurnal Teknik Elektro Dan Komputer*, 7(2), 93–102.
- Luo, A., Xu, Q., Ma, F., & Chen, Y. (2016). Overview of power quality analysis and control technology for the smart grid. *Journal of Modern Power Systems and Clean Energy*, 4(1), 1–9.
- Richardson, P., Flynn, D., & Keane, A. (2010). Impact assessment of varying penetrations of electric vehicles on low voltage distribution systems. *IEEE PES General Meeting*, 1–6.
- Urquhart, A. J. (2016). *Accuracy of low voltage electricity distribution network modelling*. Loughborough University.
- Yang, H., & Hui, S.-Y. R. (2017). Nonintrusive power measurement method with phase detection for low-cost smart meters. *IEEE Transactions on Industrial Electronics*, 64(5), 3962–3969.
- Yoeseph, N. M., Safi'le, M. A., & Purnomo, F. A. (2019). Smart Energy Meter based on Arduino and Internet of Things. *IOP Conference Series: Materials Science and Engineering*, 578(1), 12085.